带输入反接保护，3mA-600mA 单节锂离子电池恒流/恒压线性充电器

产品概述

PW4065 是一款完整的单节锂电池充电器，带电池正负极反接保护、输入电源正负极反接保护的芯片，兼容大小 3mA-600mA 充电电流。PW4065 可以适合 USB 电源和适配器电源工作。由于采用了内部 PMOSFET 架构，加上防倒充电路，所以不需要外部检测电阻器和隔离二极管。热反馈可对充电电流进行自动调节，以便在大功率操作或高环境温度条件下对芯片温度加以限制。充满电压可分为两档： 4.35V、 4.2V。充电电流可通过一个电阻器进行外部设置。当电池达到预设电压之后，充电电流降至设定值 1/10， PW4065 将自动终止充电。

当输入电压（交流适配器或 USB 电源）被拿掉时， PW4065 自动进入一个低电流状态，电池漏电流在 1μA 以下。 PW4065 的其他特点包括电源自适应、 欠压闭锁、自动再充电和一个用于指示充电状态的引脚。

PW4065 采用 SOT23-5L 封装配合较少的外围原件使其非常适用于便携式产品.

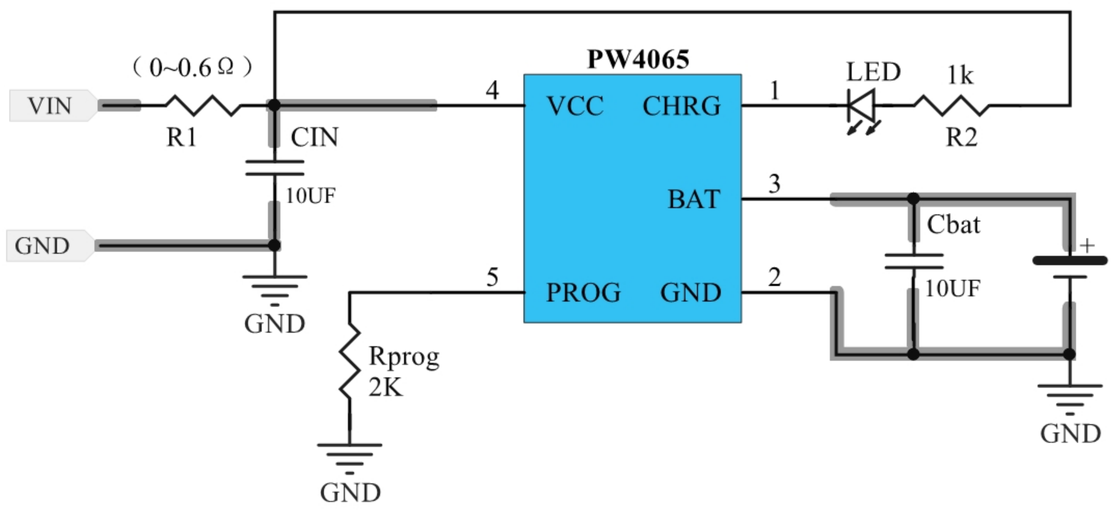
产品特点

- 兼容 3mA-600mA 的可编程充电电流
- VCC 输入端反接保护
- 锂电池正负极反接保护
- 适配器电源自适应
- 具有可在无过热危险的情况下实现充电速率最大化的热调节功能
- 带涓流、恒流、恒压控制
- 精度达到±1%的预设充电电压
- 最高输入可达 8.0V
- 自动再充电
- 一个充电状态开漏输出引脚
- C/10 充电终止
- 待机模式下的供电电流为 65μA
- 软启动

应用范围

- 移动电话、 PDA
- MP3、 MP4 播放器
- 充电宝、便携式设备

典型应用

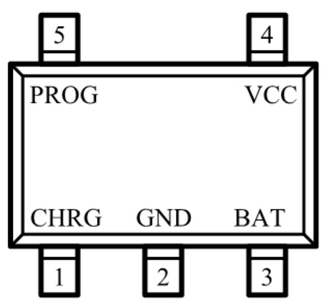


选型

产品	充满电压
PW4065A	4.35V
PW4065B	4.2V

WWW.PWCHIP.COM

引脚配置/说明



SOT-23-5L
(TOP VIEW)

引脚号	符号	引脚说明
1	CHRG	漏极开路输出的充电状态指示端。 当充电器向电池充电时， CHRG 管脚被内部开关拉到低电平，表示充电正在进行；否则 CHRG 管脚处于高阻态。
2	GND	地
3	BAT	充电电流输出。 该引脚向电池提供充电电流并将最终浮充电压调节至 4.2V/4.35V. 该引脚的一个精准内部电阻分压器设定浮充电压，在停机模式中，该内部电阻分压器断开。
4	VCC	正输入电源电压。 该引脚向充电器供电。 VCC 的变化范围在 4V 至 8V 之间，并应通过至少一个 10μF 电容器进行旁路。当 VCC 降至 BAT 引脚电压的 30mV 以内， PW4065 进入停机模式，从而使 IBAT 降至 1μA 以下。
5	PROG	充电电流设定、充电电流监控和停机引脚。 在该引脚与地之间连接一个精度为 1%的电阻器 RPROG 可以设定充电电流。当在恒定电流模式下进行充电时，引脚的电压被维持在 1V。PROG 引脚还可用来关断充电器。将设定电阻器与地断接，内部一个 0.2μA 电流将 PROG 引脚拉至高电平。当该引脚的电压达到 2.7V 的停机门限电压时，充电器进入停机模式，充电停止且输入电源电流降至 65μA。重新将 RPROG 与地相连将使充电器恢复正常操作状态。

绝对最大额定值 （Ta=25℃）

参数	范围	单位
VCC 输入电源	-6.5 ~ 12	V
PROG 端电压	-0.3V ~ VCC+0.3V	V
BAT 端电压	-4.35V ~ 8V	V
CHRG 端电压	-0.3 to 10	V
BAT 引脚电流	700	mA
PROG 引脚电流	2	mA
最大结温	150	℃
引脚温度（焊接时间 10 S）	260	℃
工作温度	-40 ~ +85	℃
贮存温度	-65 ~ +125	℃
BAT 短路持续时间	连续	

WWW.PWCHIP.COM

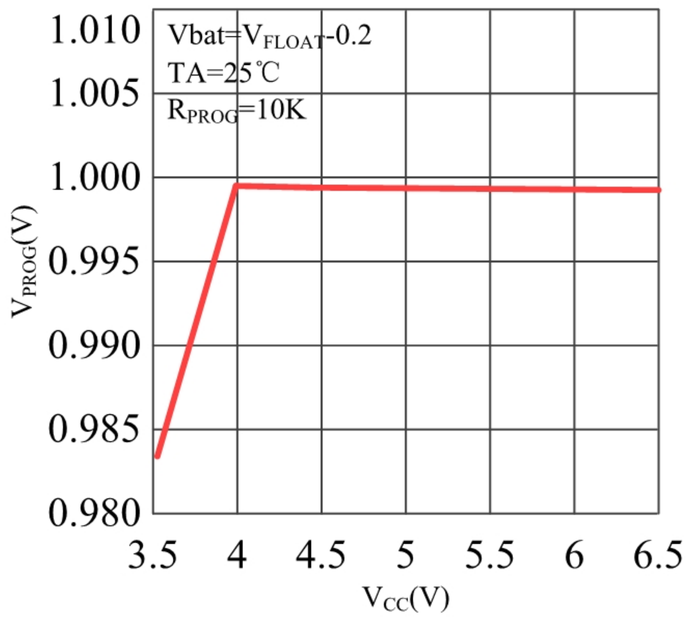
电气特性

(TA= 25 ℃ ， 输入电压=5V，除非特别注明)

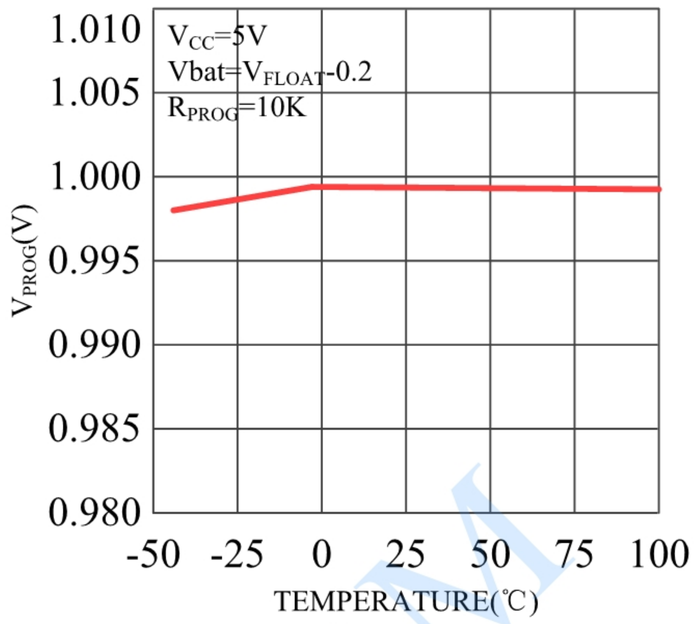
符号	参数	条件	最小值	典型值	最大值	单位
V_{CC}	输入电源电压		4.0	5	8.0	V
I_{CC}	输入电源电流	充电模式 R_{PROG}=10K		65	130	μA
		待机模式（充电终止）		65	130	μA
		停机模式（ R_{PROG} 未连接,V_{CC}<V_{BAT}, 或 V_{CC}<VUV）		40	110	μA
V_{FLOAT}	稳定输出（浮充）电压	0℃≤TA≤85℃，R_{PROG}=10K， I_{BAT}=25mA	4.306	4.35	4.394	V
			4.158	4.2	4.242	V
I_{BAT}	BAT 引脚电流 (PW4065B 为例，除说明 V_{BAT}=4.0V)	R_{PROG}=300K，电流模式	2.7	3.0	3.3	mA
		R_{PROG}=10K，电流模式	99	110	121	mA
		R_{PROG}=2.2K，电流模式	450	500	550	mA
		待机模式， V_{BAT}=4.3V		-2.5	-6	μA
		停机模式（R_{PROG} 未连接）		±1	±2	μA
		睡眠模式， V_{CC}=0V		-1	-2	μA
I_{TRIKL}	涓流充电电流	V_{BAT}<V_{TRIKL}， R_{PROG}=10K	16	18	20	mA
V_{TRIKL}	涓流充电门限电压	R_{PROG}=10K，V_{BAT} 上升	2.8	2.9	3.0	V
V_{TRHYS}	涓流充电迟滞电压	R_{PROG}=10K	60	80	100	mV
VUV	V_{CC} 欠压闭锁门限	V_{CC} 从低至高	3.6	3.8	4.0	V
VUVHYS	V_{CC} 欠压闭锁迟滞		150	200	300	mV
V_{ADPT}	V_{CC} 自适应启动电压	V_{CC} 从高至低	4.25	4.35	4.45	V
VMSD	手动停机门限电压	PROG 引脚电平上升	3.40	3.50	3.60	V
		PROG 引脚电平下降	1.90	2.00	2.10	V
VASD	V_{CC}-V_{BAT} 闭锁门限电压	V_{CC} 从低到高	60	100	140	mV
		V_{CC} 从高到低	5	30	50	mV
I_{TERM}	C/10 终止电流门限	R_{PROG}=10K	9	11	13	mA
		R_{PROG}=2.2K	40	50	60	mA
V_{PROG}	PROG 引脚电压	R_{PROG}=10K，电流模式	0.9	1.0	1.1	V
I_{CHRG}	CHRG 引脚漏电流	V_{CHRG}=5V（待机模式）		0	1	μA
V_{CHRG}	CHRG 引脚输出低电压	I_{CHRG}=5mA		0.3	0.6	V
ΔV_{RECHRG}	再充电电池门限电压	V_{FLOAT}-V_{RECHRG}	60	80	100	mV
TLIM	限定温度模式中的结温			135		℃
RON	功率 FET“导通”电阻（在 V_{CC} 与 BAT 之间）			0.53		Ω
tss	软启动时间	I_{BAT}=0 至 I_{BAT}=1100V/R_{PROG}		50		μS
$t_{RECHARGE}$	再充电比较器滤波时间	V_{BAT} 高至低	15	20	25	mS
t_{TERM}	终止比较器滤波时间	IBAT 降至 ICHG/10 以下	15	20	25	mS
I_{PROG}	PROG 引脚上拉电流			0.2		μA
I_{VIN}	VIN 反向漏电流	VIN 端反接，VBAT=VFLOAT	0	10	20	μA
I_{BAT}	电池反向漏电流	电池反接， VIN=5V	2	4	10	mA

WWW.PWCHIP.COM

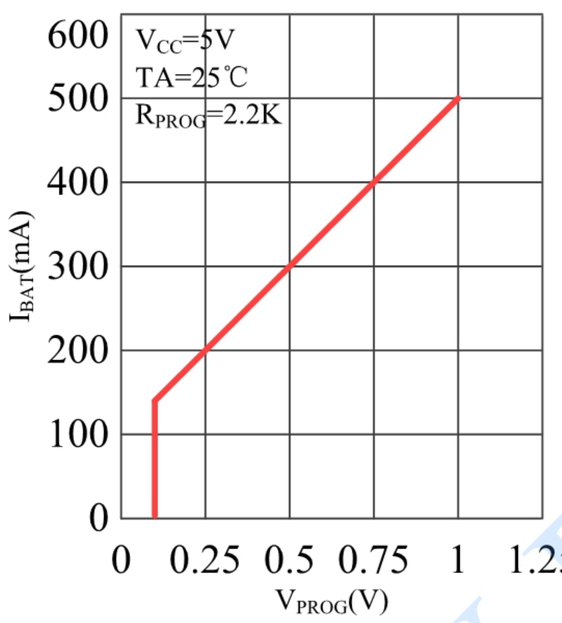
典型性能特性



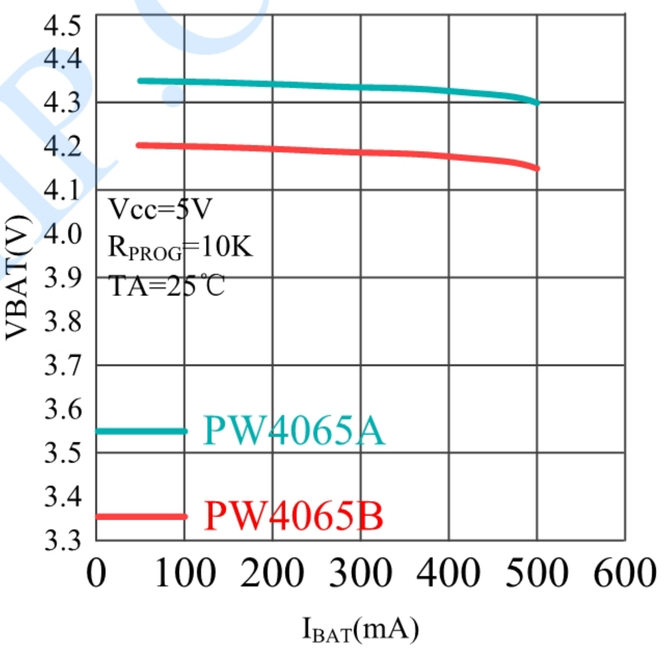
恒定电流模式下 PROG 引脚电压与电源电压的关系曲线



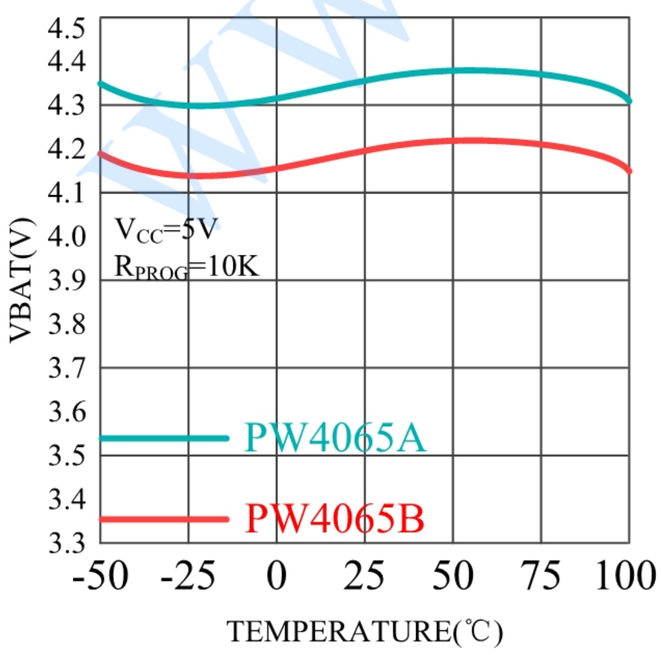
PROG 引脚电压与温度的关系曲线



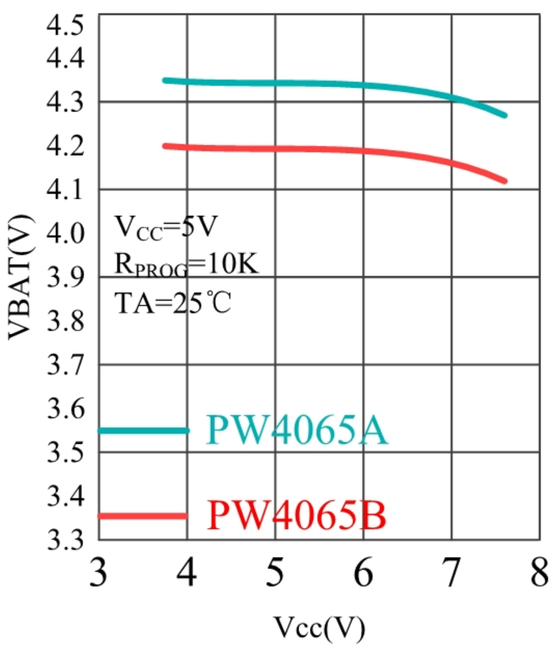
充电电流与 PROG 引脚电压的关系曲线



稳定输出（浮充）电压与充电电流的关系曲线

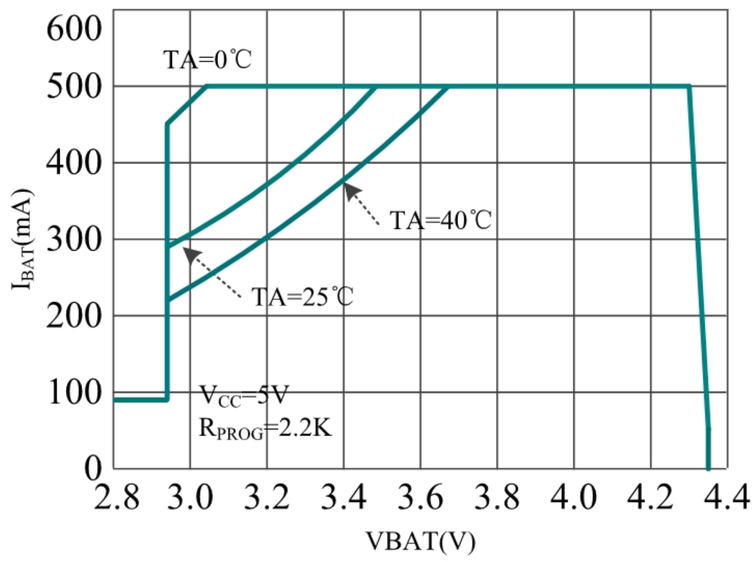


稳定输出（浮充）电压与温度的关系曲线

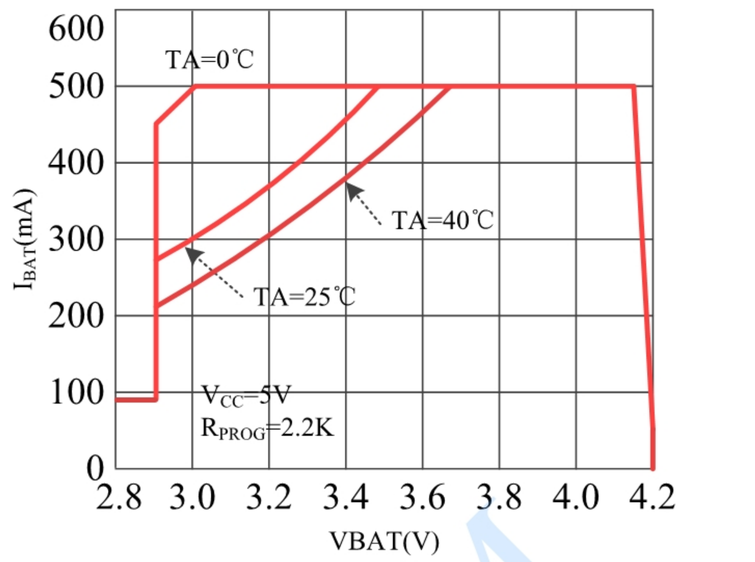


稳定输出（浮充）电压与电压的关系曲线

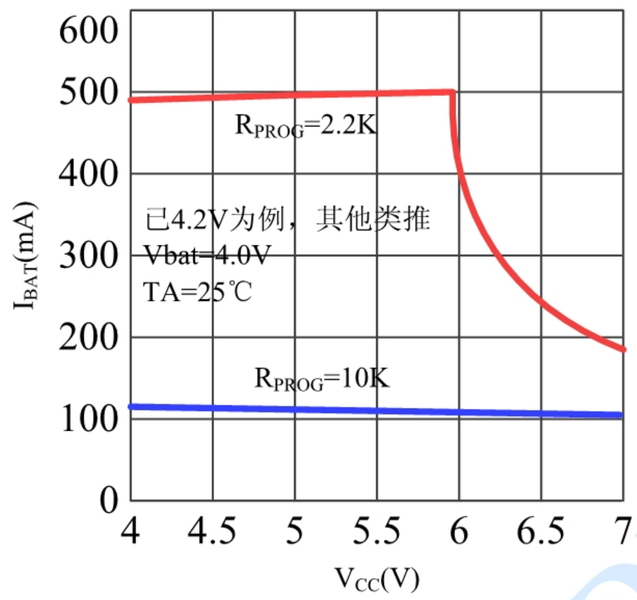
WWW.PWCHIP.COM



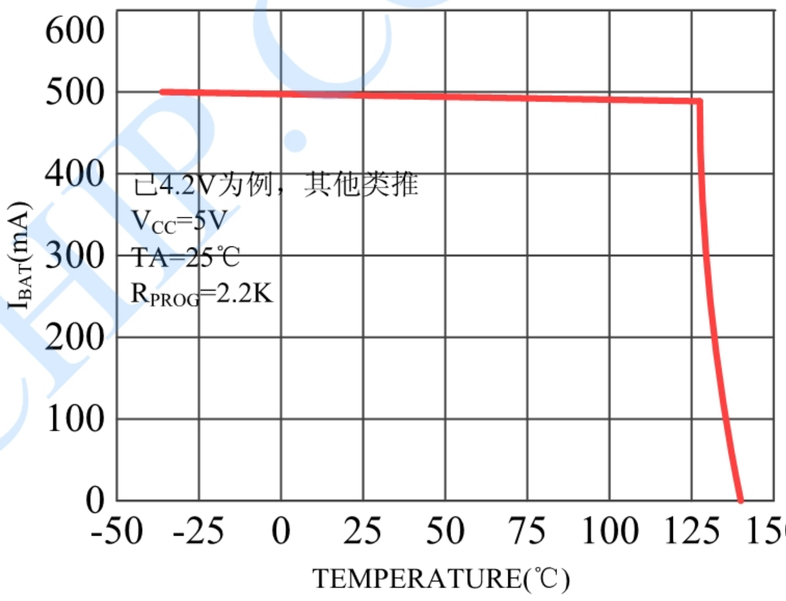
4.35V 充电电流与电池电压的关系曲线



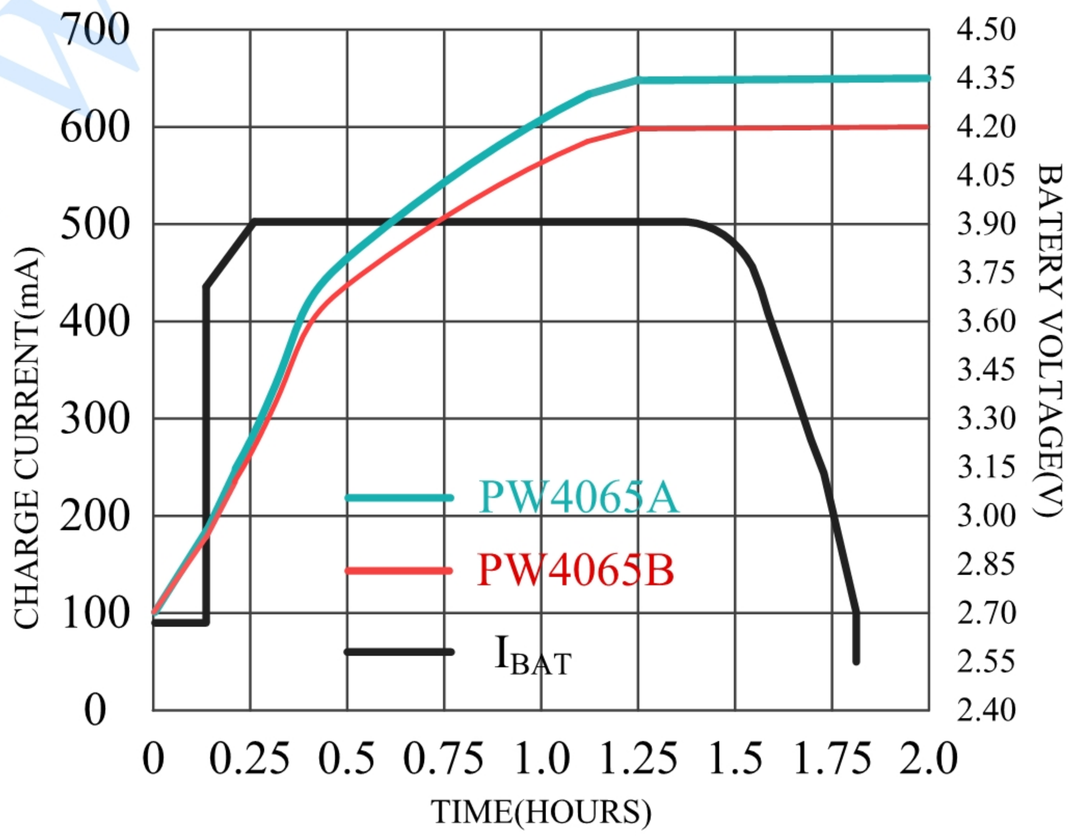
4.2V 充电电流与电源电压的关系曲线



4.2V 充电电流与电源电压的关系曲线

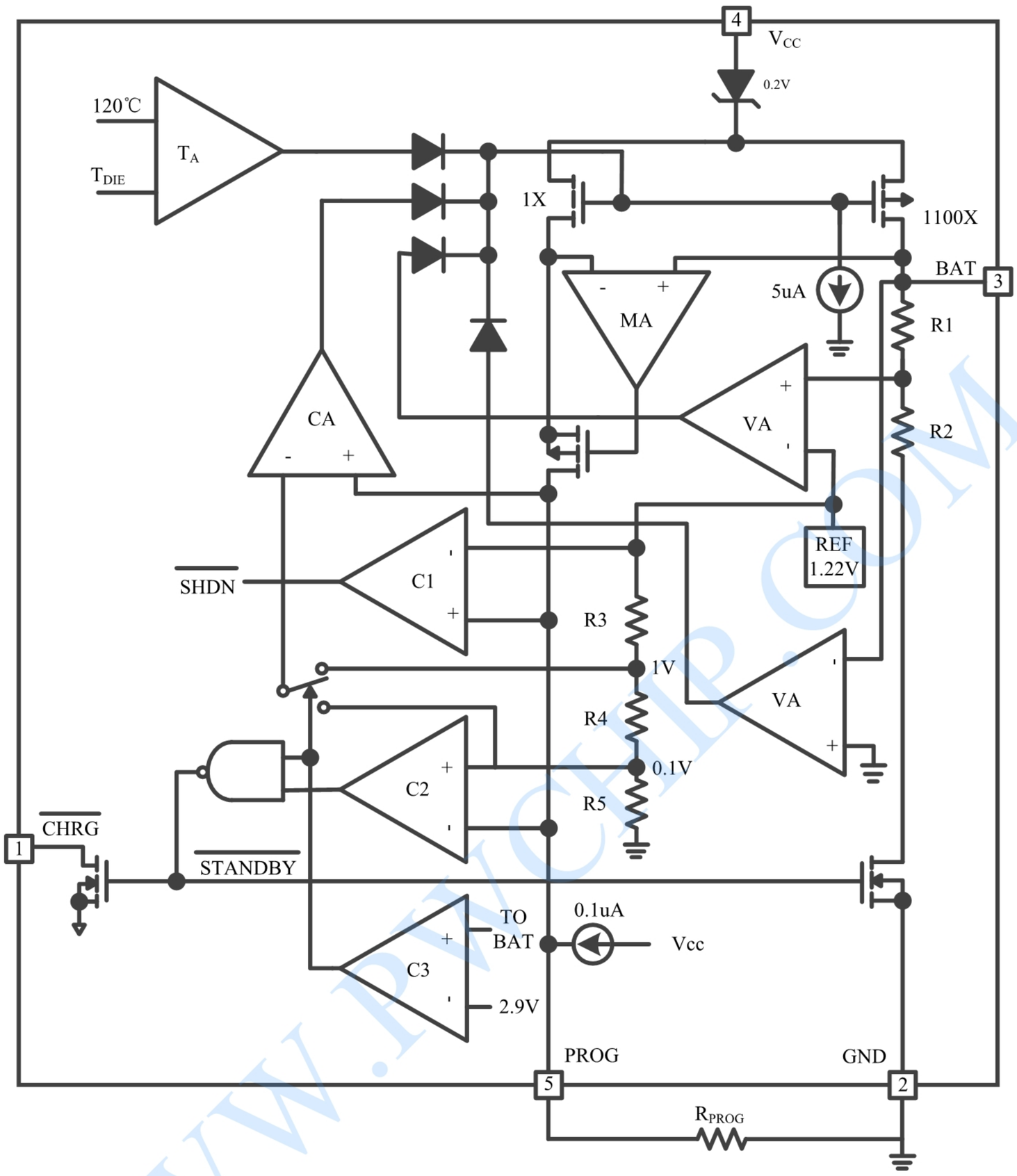


4.2V 充电电流与芯片温度的关系曲线



500mA 电流完整的锂电池充电循环

结构框图



使用指南：

1，为保证各种情况下可靠使用，防止尖峰和毛刺电压引起的芯片损坏，建议 PW4065 应用中 VCC 端和 BAT 端分别接 1μF-10μF 的陶瓷电容以及 0.1μF 陶瓷电容，客户在大电流 400mA 及其以上电流充电使用下建议使用较大的 4.7-10μF 电容以及 0.1μF 陶瓷电容。所有电容位置须靠近芯片引脚放置，不宜过远。

2，一般客户可以不接耗散电阻，若电流不能满足要求，请根据实际电源电压设计热耗散电阻（耗散电阻不仅可以得到稳定的充电电流，而且对整机系统的可靠性也有很大的提升），芯片 VCC 端输入电压在 4.8V 为最佳，可得到较大充电电流，一般热耗散电阻为 0.3 至 0.6Ω，封装最好为 1206。

WWW.PWCHIP.COM

使用说明（以 PW4065B 为例）

工作原理

PW4065 是一款采用恒定电流/恒定电压算法的单节锂离子电池充电器。它能够提供 3mA-600mA 的充电电流（借助一个热设计良好的 PCB 布局）和一个内部 P 沟道功率 MOSFET 和热调节电路。无需隔离二极管或外部电流检测电阻器；因此，基本充电器电路仅需要两个外部元件。不仅如此， PW4065 还能够从一个 USB 电源获得工作电源。

正常充电循环

当 Vcc 引脚电压升至 UVLO 门限电平以上且在 PROG 引脚与地之间连接了一个精度为 1%的设定电阻器或当一个电池与充电器输出端相连时，一个充电循环开始。如果 BAT 引脚电平低于涓流充电门限电压（2.9V），则充电器进入涓流充电模式。在该模式中，PW4065 提供约 20%的设定充电电流，以便将电流电压提升至一个安全的电平，从而实现满电流充电。

当 BAT 引脚电压升至涓流充电门限电压以上时，充电器进入恒定电流模式，此时向电池提供恒定的充电电流。当 BAT 引脚电压达到最终浮充电压（4.35V 或 4.2V）时， PW4065 进入恒定电压模式，且充电电流开始减小。当充电电流降至设定值的 1/10，充电循环结束。

充电电流的设定

充电电流是采用一个连接在 PROG 引脚与地之间的电阻器来设定的。设定电阻器和充电电流采用下列公式来计算， 根据需要的充电电流来确定电阻器阻值：

$$\frac{900}{IBAT} = \text{Rprog}\ (\text{IBAT} \leqslant 0.1\text{A}) \qquad \frac{1100}{IBAT} = \text{RPROG}(\text{IBAT} > 0.1\text{A})$$

在大于 0.4A 应用中，芯片热量相对较大， 温度保护会减小充电电流，不同环境测试电流与公式计算理论值也变的不完全一致。

充电终止

当充电电流在达到最终浮充电压之后降至设定值的 1/10 时，充电循环被终止。该条件是通过采用一个内部滤波比较器对 PROG 引脚进行监控来检测的。当 PROG 引脚电压降至 100mV 以下的时间超过 tTERM(一般为 20ms)时，充电被终止。充电电流被锁断，PW4065 进入待机模式，此时输入电源电流降至 65μA。（注： C/10 终止在涓流充电和热限制模式中失效）。充电时， BAT 引脚上的瞬变负载会使 PROG 引脚电压在 DC 充电电流降至设定值的 1/10 之间短暂地降至 100mV 以下。终止比较器上的 20ms 滤波时间（ tTERM）确保这种性质的瞬变负载不会导致充电循环过早终止。一旦平均充电电流降至设定值的 1/10 以下，PW4065 即终止充电循环并停止通 BAT 引脚提供任何电流。在这种状态下， BAT 引脚上的所有负载都必须由电池来供电。

在待机模式中， PW4065 对 BAT 引脚电压进行连续监控。如果该引脚电压降到再充电电压门限(VRECHRG)以下，则另一个充电循环开始并再次向电池供应电流。当在待机模式中进行充电循环的手动再启动时，必须取消然后再施加输入电压，或者必须关断充电器并使用 PROG 引脚进行再启动。

WWW.PWCHIP.COM

电池反接保护功能

PW4065 具备锂电池反接保护功能， 当电池正负极反接于 PW4065 电流输出 BAT 引脚，PW4065 会停机显示故障状态，无充电电流。 充电指示管脚处于高阻态， LED 微亮，此时反接的电池漏电电流小于 5mA。将反接的电池正确接入， PW4065 自动开始充电循环。

反接后的 PW4065 当电池去除后，由于 PW4065 输出端 BAT 管脚电容电位仍为负值，则 PW4065 指示灯不会立刻正常亮，只有正确接入电池可自动激活充电。或者等待较长时间 BAT 端电容负电位的电量放光， BAT 端电位大于零伏， PW4065 会显示正常的无电池指示灯状态。

反接情况下，电源电压应在标准电压 5V 左右，不应超过 5.5V。过高的电源电压在反接电池电压情形下，芯片的压差会超过极限耐压。

VCC 输入端反接保护功能

PW4065 且具备电源反接保护功能，当 VIN 正负极反接于 PW4065 VCC 引脚， PW4065 会停机显示故障状态，无充电电流。 充电指示管脚处于高阻态， LED 灯灭，此时反接的电源漏电电流小于 10μA。将反接的电源正确接入， PW4065 自动开始充电循环。

充电状态指示器（CHRG）

PW4065 有一个漏极开路状态指示输出端， CHRG 脚，即红灯脚。当充电器处于充电状态时，CHRG 被拉到低电平，在其它状态， CHRG 处于高阻态。当电池没有接到充电器时， CHRG 输出脉冲信号表示没有安装电池。当电池连接端 BAT 管脚的外接电容为 1μF 时 CHRG 闪烁周期约 0.2-0.5 秒，当电池连接端 BAT 管脚的外接电容为 10μF 时 CHRG 闪烁周期约 1-3 秒。当不用状态指示功能时，将不用的状态指示输出端接到地.

状态	LED 灯
正在充电	亮
电池充满	灭
电源欠压，反接	灭
电池反接	微亮
无电池待机，BAT 接一个 10uf 电容	闪烁
无电池待机，BAT 端接 100K 电阻到电源 VCC	灭

注： BAT 端连接 100K 电阻到电源时，电源会通过电阻充电至电池，大小约 8uA。这样的小电流即使在电池充满后未及时取下情况中也不会对电池造成过充等危害。

热限制

如果芯片温度试图升至约 135℃的预设值以上，则一个内部热反馈环路将减小设定的充电电流。该功能可防止 PW4065 过热，并允许用户提高给定电路板功率处理能力的上限而没有损坏 PW4065 的风险。在保证充电器将在最坏情况条件下自动减小电流的前提下，可根据典型（而不是最坏情况）环境温度来设定充电电流。有关 SOT 功率方面的考虑将在“热考虑” 部分做进一步讨论。

欠压闭锁

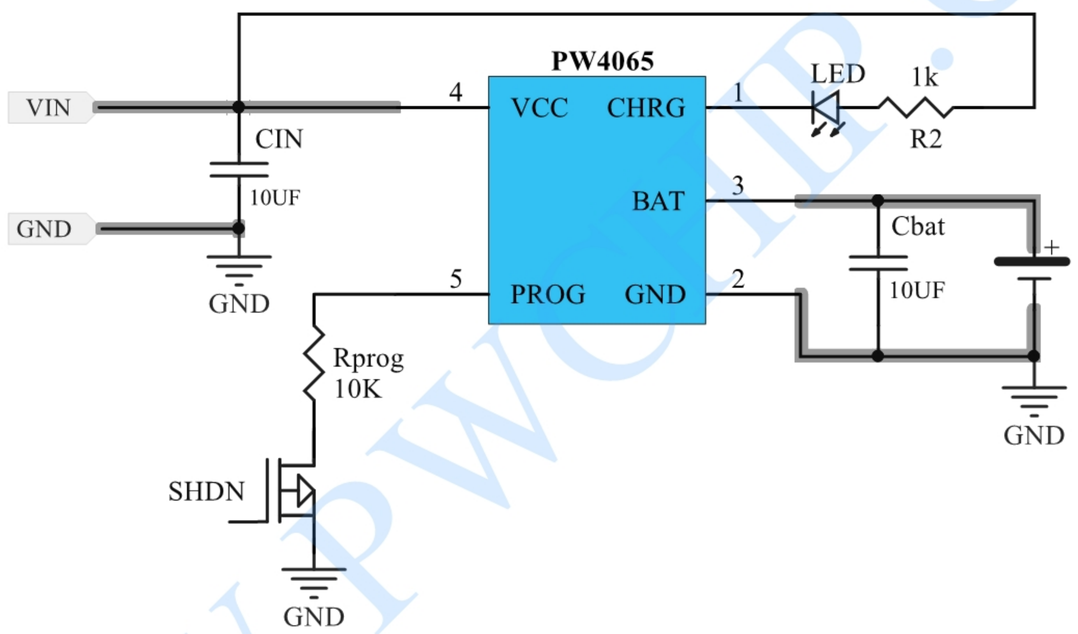
一个内部欠压闭锁电路对输入电压进行监控，并在 VCC 升至欠压闭锁门限以上之前使充电器保持在停机模式。UVLO 电路将使充电器保持在停机模式。如果 UVLO 比较器发生跳变，则在 VCC 升至比电池电压高 50mV 之前充电器将不会退出停机模式。

电源自适应

VCC 掉电至 4.35V 时，自适应电路启动，自动降低输出电流直到 VCC 不再降低，该功能可以将大电流充电系统用 USB 或小功率电源适配器、太阳能电池来做电源，而避免电源复位或重启。

手动停机

在充电循环中的任何时刻都能通过去掉 RPROG （从而使 PROG 引脚浮置）来把 PW4065 置于停机模式。这使得电池漏电流降至 1μA 以下，且电源电流降至 65μA 以下。重新连接设定电阻器可启动一个新的充电循环。图 下图利用 NMOS 管关断使 PROG 引脚浮置。



可信号控制充电电路

自动再启动

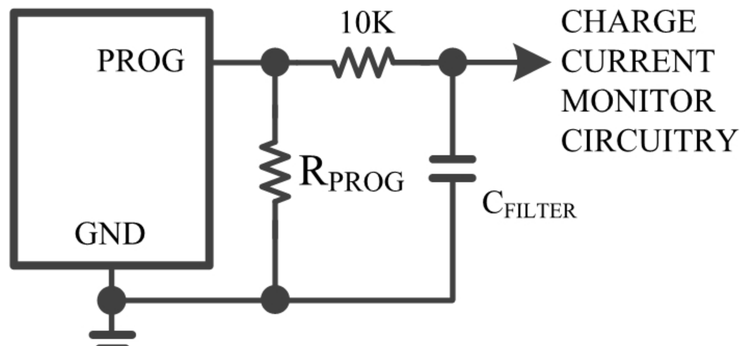
一旦充电循环被终止，PW4065 立即采用一个具有 20ms 滤波时间(tRECHARGE)的比较器来对 BAT 引脚上的电压进行连续监控。当电池电压降至再充电电压点（大致对应于电池容量的 80%至 90%）以下时，充电循环重新开始。这确保了电池被维持在（或接近）一个满充电态，并免除了进行周期性充电循环启动的需要。在再充电循环过程中，CHRG 引脚输出重新进入一个强下拉状态。

稳定性与可靠性的考虑

在没有接电池时，为了防止接入 VCC 或 BAT 产生高能毛刺，强烈要求 VCC 和 BAT 端各加一个 10μF 电容器。在恒定电流模式中，位于反馈环路中的是 PROG 引脚，而不是电池。恒定电流模式的稳定性受 PROG 引脚阻抗的影响。当 PROG 引脚上没有附加电容会减小设定电阻器的最大容许阻值。PROG 引脚上的极点频率应保持在 CPROG，则可采用下式来计算 RPROG 的最大电阻值:

$$R_{PROG} \le \frac{1}{2\pi \bullet 10^5 \bullet C_{PROG}}$$

对用户来说，他们更感兴趣的可能是充电电流，而不是瞬态电流。例如，如果一个运行在低电流模式的开关电源与电池并联，则从 BAT 引脚流出的平均电流通常比瞬态电流脉冲更加重要。在这种场合，可在 PROG 引脚上采用一个简单的 RC 滤波器来测量平均的电池电流（如图 5 所示）。在 PROG 引脚和滤波电容器之间增设了一个 10K 电阻器以确保稳定性。



隔离 PROG 引脚上的容性负载和滤波电路

功率损耗

PW4065 因热反馈的缘故而减小充电电流的条件可通过 IC 中的功率损耗来估算。这种功率损耗几乎全部都是由内部 MOSFET 产生的——这可由下式近似求出：

$$P_D = (V_{CC} - V_{BAT}) \bullet I_{BAT}$$

式中的 PD 为耗散的功率， VCC 为输入电源电压， VBAT 为电池电压， IBAT 为充电电流。当热反馈开始对 IC 提供保护时，环境温度近似为：

$$T_A = 135°C - P_D\theta_{JA}$$

$$T_A = 135°C - (V_{CC} - V_{BAT}) \bullet I_{BAT} \bullet \theta_{JA}$$

不仅如此，正如工作原理部分所讨论的那样，当热反馈使充电电流减小时， PROG 引脚上的电压也将成比例地减小。 切记不需要在 PW4065 应用设计中考虑最坏的热条件，这一点很重要，因为该 IC 将在结温达到 135℃左右时自动降低功耗。

热考虑

由于 SOT23-5 封装的外形尺寸很小，大电流应用中（400mA 以上）散热效果不佳可能引起充电电流受温度保护而减小。请根据实际电源电压设计热耗散电阻，芯片 VCC 端输入电压在 4.8V 为最佳，可得到较大充电电流，一般热耗散电阻为 0.3 至 0.6 欧姆。采用一个热设计精良的 PC 板布局以最大幅度地增加可使用的充电电流，这一点同样重要。用于耗散 IC 所产生的热量的散热通路从芯片至引线框架，并通过峰值后引线（特别是接地引线）到达 PC 板铜面。 PC 板铜面为散热器。引脚相连的铜箔面积应尽可能地宽阔，并向外延伸至较大的铜面积，以便将热量散播到周围环境中。至内部或背部铜电路层的通孔在改善充电器的总体热性能方面也是颇有用处的。当进行 PC 板布局设计时，电路板上与充电器无关的其他热源也是必须予以考虑的，因为它们将对总体温升和最大充电电流有所影响。

VCC 旁路电容器

输入旁路可以使用多种类型的电容器。然而，在采用多层陶瓷电容器时必须谨慎。由于有些类型的陶瓷电容器具有自谐振和高 Q 值的特点，因此，在某些启动条件下（比如将充电器输入与一个工作中的电源相连）有可能产生高的电压瞬态信号， 建议采用高品质陶瓷电容或钽电容。

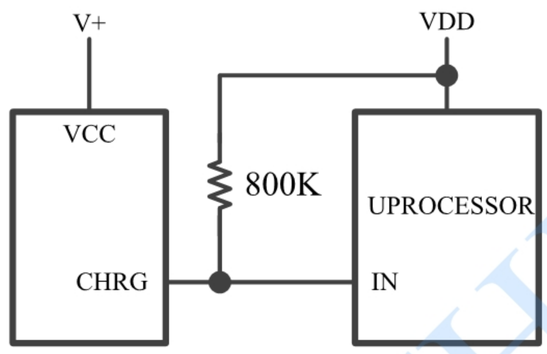
充电电流软启动

PW4065 包括一个用于在充电循环开始时最大限度地减小涌入电流的软启动电路。当一个充电循环被启动时，充电电流将在 50μS 左右的时间里从 0 上升至满幅全标度值。在启动过程中，这能够起到最大限度地减小电源上的瞬变电流负载的作用。

CHRG 状态输出引脚

当一个放电电池被连接到充电器时，充电循环的恒定电流部分开始，CHRG 引脚电平被拉至地。CHRG 引脚能够吸收高达 10mA 的电流，以驱动一个用于指示充电循环正在进行之中的 LED。

当电池接近充满时，充电器进入充电循环的恒定电压部分，充电电流开始下降。当充电电流降至不足设定电流的 1/10 时，充电循环结束且强下拉高阻态所取代，表示充电循环已经结束。如果输入电压被拿掉，则 CHRG 引脚也将变成高阻抗。利用一个上拉电阻器，一个微处理器能够从该引脚检测出这两种状态，如下图所示。



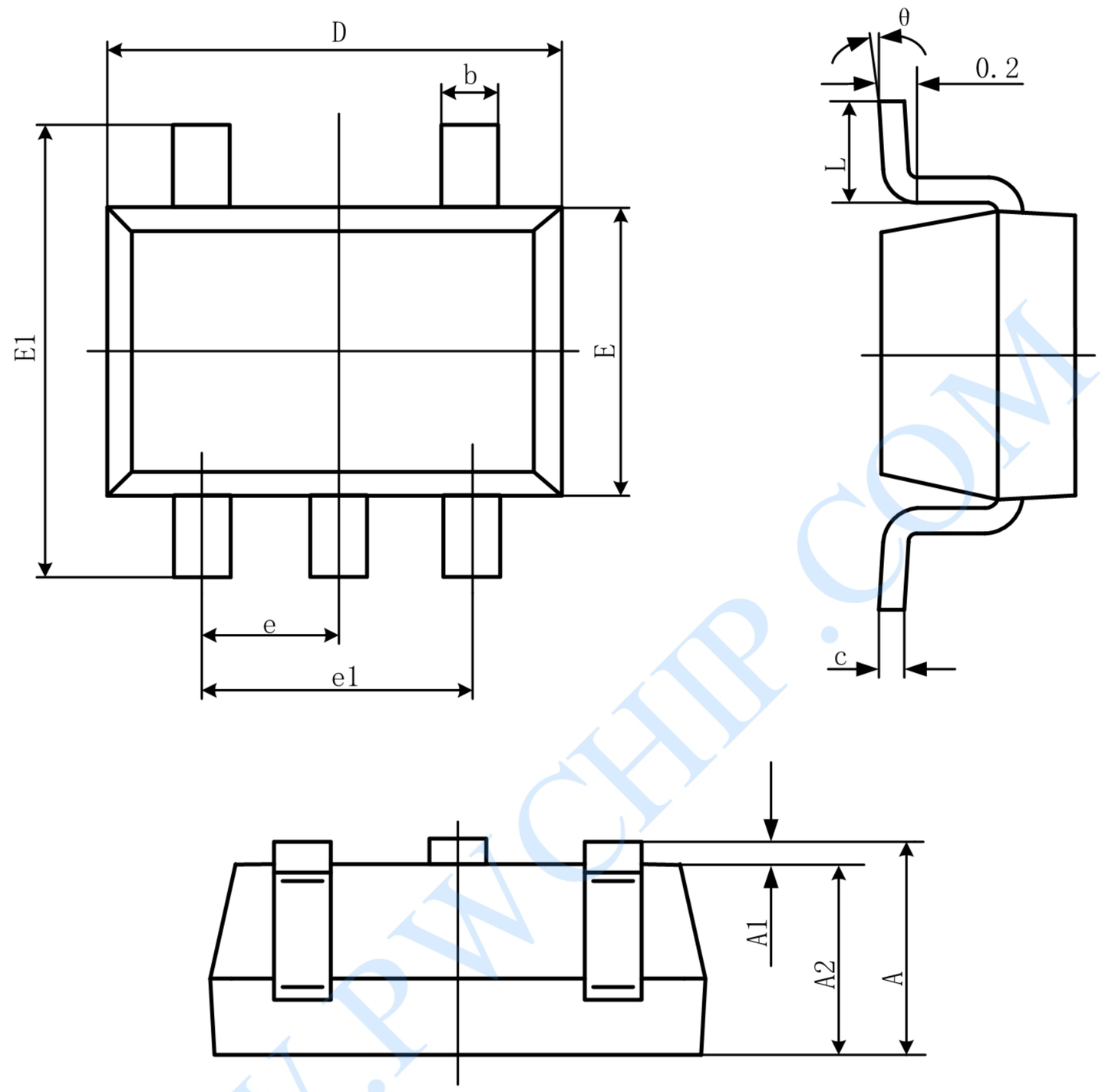
采用一个微处理器来确定 CHRG 引脚状态

为了在 PW4065 处于充电模式时进行检测，在采用 100K 上拉电阻器的情况下， N 沟道 MOSFET 把该引脚拉至低电平。一旦充电循环终止， N 沟道 MOSFET 即被关断， CHRG 引脚为高阻抗 IN 引脚随后将由 100K 上拉电阻器拉至高电平。

WWW.PWCHIP.COM

封装信息

SOT23-5L



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.050	1.250	0.041	0.049
A1	0.000	0.100	0.000	0.004
A2	1.050	1.150	0.041	0.045
b	0.300	0.500	0.012	0.020
c	0.100	0.200	0.004	0.008
D	2.820	3.020	0.111	0.119
E	1.500	1.700	0.059	0.067
E1	2.650	2.950	0.104	0.116
e	0.950(BSC)		0.037(BSC)	
e1	1.800	2.000	0.071	0.079
L	0.300	0.600	0.012	0.024
θ	0°	8°	0°	8°

WWW.PWCHIP.COM

IMPORTANT NOTICE

Wuxi PWChip Semi Technology CO., LTD (PW) reserves the right to make corrections, modifications, enhancements, improvements, and other changes to its products and services at any time and to discontinue any products or services. Customers should obtain the latest relevant information before placing orders and should verify that such information is current and complete.

PW assumes no liability for applications assistance or customer product design. Customers are responsible for their products and applications using PW components.

PW products are not authorized for use in safety-critical applications (such as life support devices or systems) where a failure of the PW product would reasonably be expected to affect the safety or effectiveness of that devices or systems.

The information included herein is believed to be accurate and reliable. However, PW assumes no responsibility for its use; nor for any infringement of patents or other rights of third parties which may result from its use.

WWW.PWCHIP.COM