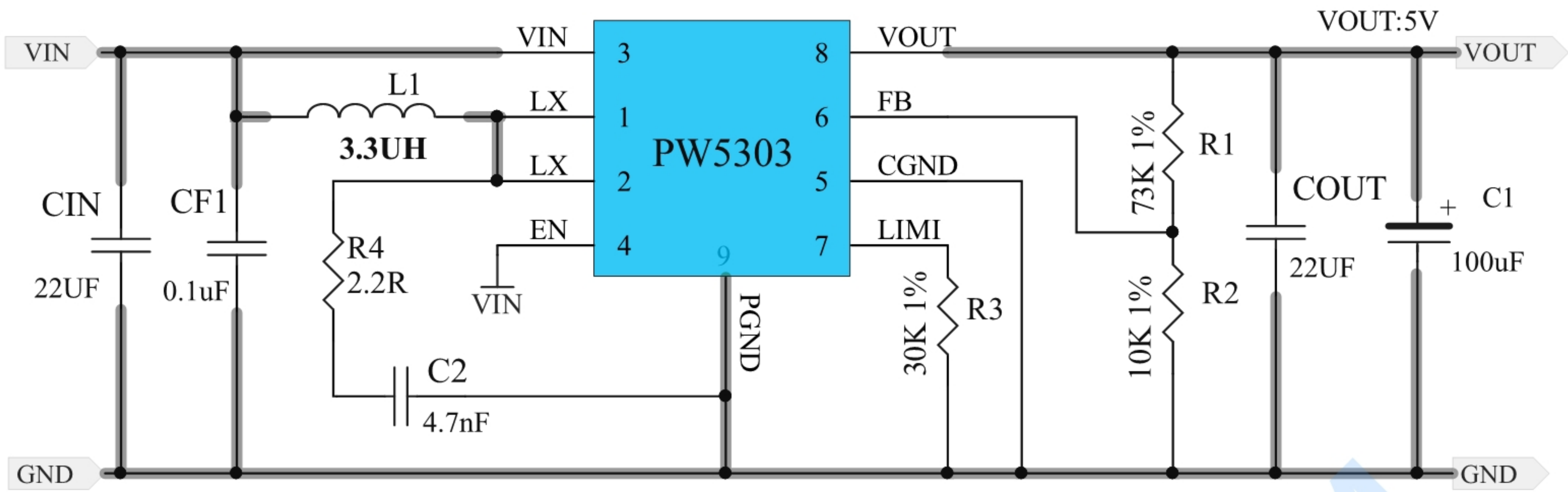


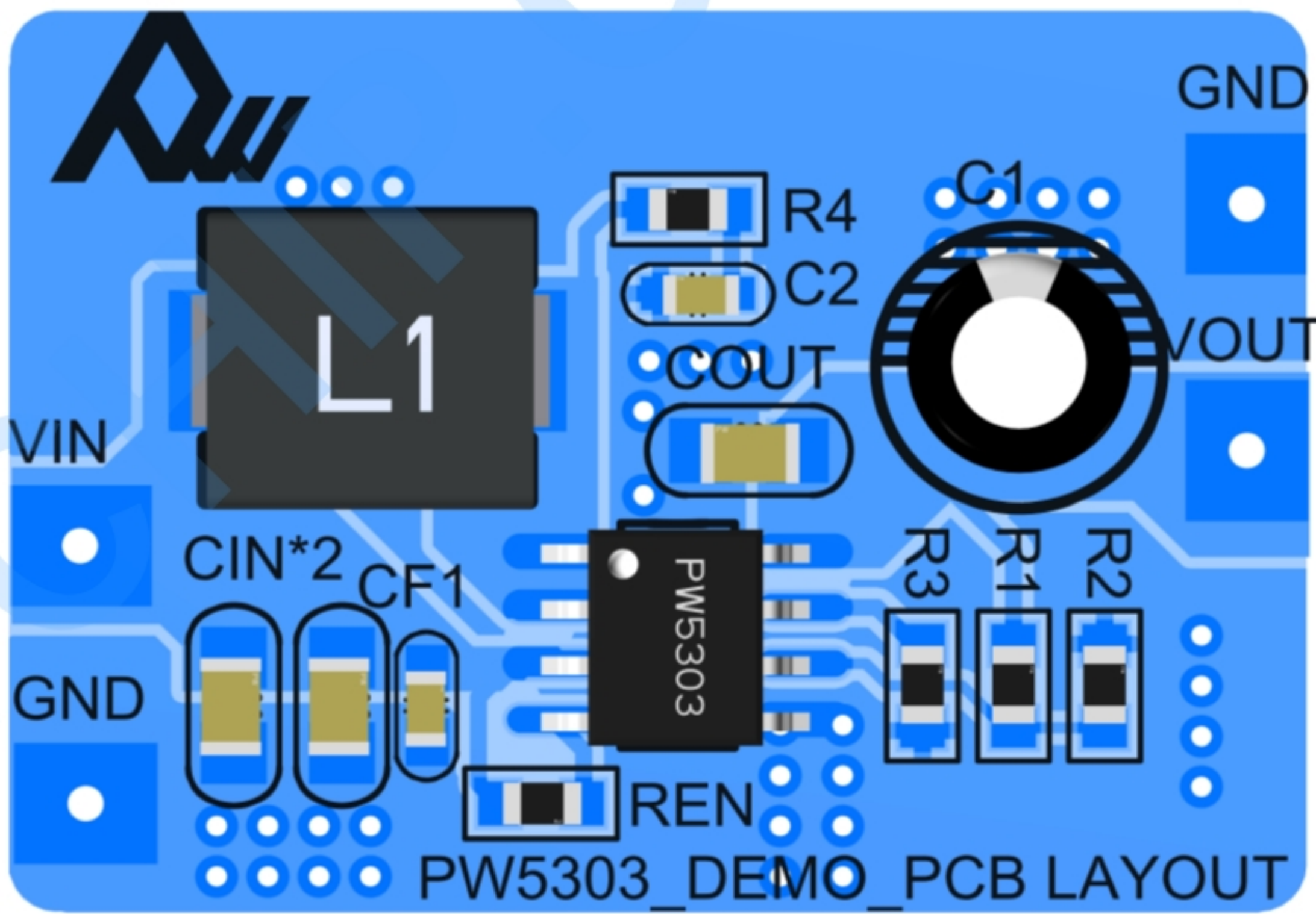
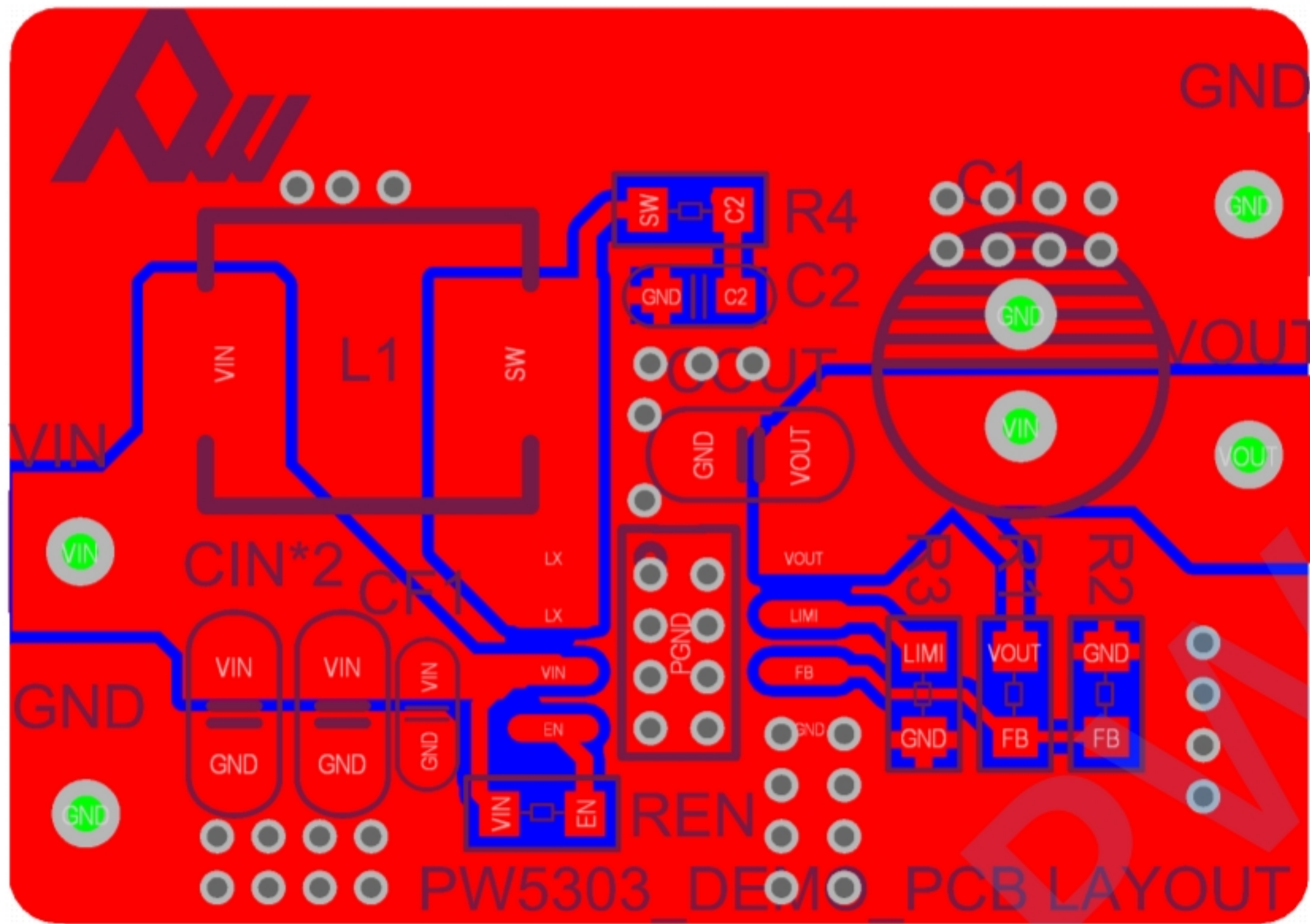


PW5303_DEMO_Typical Circuit:



输出电压 $V_{OUT} = (R1/R2 + 1) * 0.6V$

PCB LAYOUT:



DEMO-BOM (Vout=5V)				
序号	符号	说明	数量	注
1	L1	3.3UH, 0630, 8A	1	请参考网站文章{电感如何选型?}
2	CIN	22uF, 0805, X7R, 10V	2	建议两个并联
3	COUT	22uF, 0805, X7R, 10V	2	两个并联可降低纹波
4	CF1, CF2	0.1uF, 0603, X7R, 10V	2	输入和输出的高频去耦旁路电容
5	C1	100uF, 5*7MM 电解电容,16V	1	可吸收 USB 口拔插浪涌
6	C2	4.7nF, 0603, X7R, 10V	1	EMI 吸收电路, 可根据实际电路微调容值, 阻值。
7	R4	2.2R, 0603, 5%	1	
8	R1	73K, 0603, 1%	1	Vout=(R1/R2 + 1)*0.6V
9	R2	10K, 0603, 1%	1	
10	R3	30K, 0603, 1%	1	180/R3=Iocp, Iocp 输入端限流
11		PW5303	1	